

GUJARAT TECHNOLOGICAL UNIVERSITY**Diploma Engineering - SEMESTER-VII (DLM) • EXAMINATION – SUMMER • 2014****Subject Code: 350904****Date: 12-06-2014****Subject Name: Digital Electronics and Digital Instrument****Time: 02:30 pm - 05:00 pm****Total Marks: 70****Instructions:**

1. Attempt all questions.
2. Make suitable assumptions wherever necessary.
3. Figures to the right indicate full marks.
4. English version is considered to be Authentic.

- Q.1** (a) (i) Convert hexadecimal to octal $(ABC)_{16} = (\quad)_8$ **07**
 (ii) Convert binary to decimal $(1110.110)_2 = (\quad)_{10}$
 (iii) Convert octal to binary $(753.24)_8 = (\quad)_2$
 (iv) Convert binary to hexadecimal $(1)_2 = (\quad)_{16}$
 (v) Multiply $(1011.11)_2$ by $(101)_2$
 (vi) Subtract $(1001)_2$ from $(1111)_2$
 (vii) Convert gray to binary $(1011101)_{\text{gray}} = (\quad)_2$
 (b) Explain Error Detecting and Correcting Code with example. **07**
- Q.2** (a) Explain NOR gate as universal gate with truth tables. **07**
 (b) Explain full adder with block diagram, truth table, logic equations and logic diagram. **07**
- OR
- (b) Explain combined clipper with circuit diagram and waveform. **07**
- Q.3** (a) Prove the following Boolean equations. **07**
 (i) $\overline{(\overline{A + B})} + \overline{A} \cdot \overline{B} + \overline{(\overline{A} + B)} = A \cdot B$
 (ii) $A \cdot B + A \cdot \overline{C} + A \cdot \overline{B} \cdot C \cdot (AB + C) = A$
 (b) What is race around condition? Explain operation of master- slave J-K flip flop with diagram. **07**
- OR
- Q.3** (a) Simplify following Boolean equations. **07**
 (i) $Y = A \cdot (\overline{A} + C) \cdot (\overline{A} \cdot B + \overline{C})$
 (ii) $Y = \overline{C} \cdot \overline{D} + \overline{A} \cdot \overline{B} \cdot \overline{D} + \overline{A} \cdot B \cdot C \cdot \overline{D} + A \cdot C \cdot \overline{D}$
 (b) Explain 3- input TTL NAND gate circuit in brief. **07**
- Q.4** (a) Explain T- flip flop with truth table. **07**
 (b) Explain 4- bit asynchronous up counter with circuit diagram, clock diagram and truth table. **07**
- OR
- Q.4** (a) What is shift register? Draw circuit diagram and truth table for shift right and shift left register by using D- flip flop only. **07**
 (b) Compare STATIC RAM and DYNAMIC RAM. **07**
- Q.5** (a) Explain working with circuit diagram of successive approximation type analog to digital converter. **07**
 (b) Draw block diagram of digital multimeter and explain its working. **07**
- OR
- Q.5** (a) Give comparison between analog and digital instrument. **07**
 (b) Draw the logic circuit of following Boolean equation. **07**

$$Y = \overline{(\overline{A + B + C + D})} \cdot (\overline{A \cdot B \cdot C \cdot D}) + \overline{(\overline{A \cdot B} + \overline{C \cdot D})} + \overline{A \cdot B} + \overline{C \cdot D} + \overline{B} + \overline{D}$$

ગુજરાતી

- પ્રશ્ન. ૧ અ (i) હેકઝાડેસીમલ ને ઓક્ટલ માં રૂપાંતર કરો $(ABC)_{16} = (\text{_____})_8$ 09
 (ii) બાયનરી ને ડેસીમલ માં રૂપાંતર કરો $(1110.110)_2 = (\text{_____})_{10}$
 (iii) ઓક્ટલ ને બાયનરી માં રૂપાંતર કરો $(753.24)_8 = (\text{_____})_2$
 (iv) બાયનરી ને હેકઝાડેસીમલ માં રૂપાંતર કરો. $(1)_2 = (\text{_____})_{16}$
 (v) $(1011.11)_2$ ને $(101)_2$ વડે ગુણો.
 (vi) $(1111)_2$ માંથી $(1001)_2$ બાદ કરો.
 (vii) ગ્રે ને બાયનરી માં રૂપાંતર કરો $(1011101)_{\text{gray}} = (\text{_____})_2$
 બ એરર ડીટેક્ટીંગ અને કરેક્ટીંગ ઉદાહરણ સાથે સમજાવો. 09
- પ્રશ્ન. ૨ અ NOR ગેટ ને યુનીવરસલ ગેટ તરીકે ટ્રુથ ટેબલ સાથે સમજાવો. 09
 બ ખંડઆકૃતિ, ટ્રુથ ટેબલ, લોજિક ઇકવેશન, લોજિક પરિપથ ની મદદ થી કુલ 09
 એડર સમજાવો.

અથવા

- બ કમ્બાઇન્ડ ક્લીપર આકૃતિ અને વેવ ફોર્મ સાથે સમજાવો. 09
- પ્રશ્ન. ૩ અ બુલિયન સમીકરણ સાબિત કરો. 09
 (i) $\overline{(\overline{A+B})} + \overline{A} \cdot \overline{B} + (\overline{A+B}) = A \cdot B$
 (ii) $A \cdot B + A \cdot \overline{C} + A \cdot \overline{B} \cdot C \cdot (AB + C) = A$
 બ રેશ અરાઉન્ડ સ્થિતિ એટલે શું ? J-K માસ્ટર - સ્લેવ ફ્લીપ ફ્લોપ ની કાર્ય 09
 પદ્ધતિ આકૃતિ સાથે સમજાવો.

અથવા

- પ્રશ્ન. ૩ અ બુલિયન સમીકરણ નો ઉપયોગ કરીને સાદું રૂપ આપો. 09
 (i) $Y = A \cdot (\overline{A} + C) \cdot (\overline{A} \cdot B + \overline{C})$
 (ii) $Y = \overline{C} \cdot \overline{D} + \overline{A} \cdot \overline{B} \cdot \overline{D} + \overline{A} \cdot B \cdot C \cdot \overline{D} + A \cdot C \cdot \overline{D}$
 બ 3 ઇનપુટ TTL NAND ગેટ ની સરકીટ સવિસ્તારથી સમજાવો. 09
- પ્રશ્ન. ૪ અ T ફ્લીપ ફ્લોપ ટ્રુથ ટેબલ સાથે વર્ણવો. 09
 બ 4 બીટ અસીન્ક્રોનસ અપ કાઉન્ટર સરકીટ ડાયગ્રામ, ક્લોક ડાયગ્રામ, ટ્રુથ ટેબલ 09
 સાથે વર્ણવો.

અથવા

- પ્રશ્ન. ૪ અ શીફ્ટ રજીસ્ટર એટલે શું ? શીફ્ટ રાઇટ અને શીફ્ટ લેફ્ટ રજીસ્ટર ની આકૃતિ 09
 અને ટ્રુથ ટેબલ ફક્ત D ફ્લીપ ફ્લોપ નો ઉપયોગ કરી દોરો.
 બ સ્ટેટિક RAM અને ડાયનેમીક RAM ની સરખામણી કરો. 09
- પ્રશ્ન. ૫ અ સક્સેસીવ એપ્રોક્ષીમેસન પ્રકાર ના એનાલોગ ટુ ડિજિટલ કન્વર્ટર ની આકૃતિ 09
 દોરી કાર્ય પ્રણાલી સમજાવો.

બ ડીજીટલ મલ્ટીમીટર ની ખંડઆકૃતિ દોરો અને તેની કાર્ય પ્રણાલી સમજાવો. ૦૭

અથવા

પ્રશ્ન. ૫ અ ડીજીટલ ઉપકરણ અને એનાલોગ ઉપકરણ ની સરખામણી કરો. ૦૭

બ નીચે આપેલ બૂલીયન સમીકરણ ની લોજીક આકૃતિ દોરો. ૦૭

$$Y = \overline{(A + B + C + D)} \cdot \overline{(A \cdot B \cdot C \cdot D)} + \overline{(A \cdot B + C \cdot D)} + \overline{A \cdot B} + \overline{C \cdot D} + \overline{B} + \overline{D}$$
