

GUJARAT TECHNOLOGICAL UNIVERSITY**DIPLOMA ENGINEERING - SEMESTER– III • EXAMINATION – WINTER • 2014****Subject Code: 3332405****Date: 05-12-2014****Subject Name: Linear Electronic Circuits****Time: 10:30 am - 01:00 pm****Total Marks: 70****Instructions:**

1. Attempt all questions.
2. Make Suitable assumptions wherever necessary.
3. Figures to the right indicate full marks.
4. Use of programmable & Communication aids are strictly prohibited.
5. Use of only simple calculator is permitted in Mathematics.
6. English version is authentic.

- Q.1** Answer any seven out of ten. **14**
1. State two advantages of ICs over discrete circuits.
 2. Define: OP-AMP.
 3. Define: input offset voltage.
 4. Define CMRR.
 5. Give classification of feedback configurations.
 6. Define: integrator.
 7. Define: differentiator.
 8. Draw circuit for AC amplifier with single supply.
 9. Give Classification of ADCs.
 10. List applications of comparator.
- Q.2** (a) Draw the pin configuration of IC741. **03**
- OR
- (a) Draw four-stage block diagram of OP-AMP. **03**
- (b) Draw block diagram of voltage series and voltage shunt feedback. **03**
- OR
- (b) Draw circuit of current to voltage converter. **03**
- (c) List out the ideal characteristics of OP-AMP. **04**
- OR
- (c) Classify ICs according to Packages and Temperature Range. **04**
- (d) Define: 1. Slew rate. 2. input offset current. **04**
- OR
- (d) For the op-amp supply voltage rejection ratio SVRR is $150\mu\text{V/V}$. Calculate the change in this op-amp's offset voltage if the supply changes from $\pm 10\text{V}$ to $\pm 12\text{V}$. **04**
- Q.3** (a) Prove that inverting terminal at virtual ground for voltage shunt feedback amplifier. **03**
- OR
- (a) For the inverting amplifier with single positive supply draw circuit having $R_{in}=50\Omega$, $R_1=10\text{K}\Omega$, $R_2 = R_3 = R_f = 100\text{K}\Omega$, input voltage is 200mV peak sine wave at 1kHz , Supply Voltage $\pm 15\text{V}$. **03**
- (b) For Open Loop Differential Amplifier, determine the output voltage in case of amplifier having $V_{IN1}=10\mu\text{V}$ DC AND $V_{IN2}= 12\mu\text{V}$ DC, Supply Voltage $\pm 15\text{V}$. Assume: $A=200000$, $R_i=2\text{M}\Omega$, $R_o=75\Omega$, output voltage swing $=\pm 14\text{V}$. **03**
- OR
- (b) For closed loop differential amplifier with one op-amp having $R_1=R_2= 500\Omega$ and $R_f = R_3= 10\text{K}\Omega$. Calculate the output voltage if $V_x = 4.1\text{V}$ and $V_y=4.3\text{V}$. **03**

- Supply Voltage: $\pm 15V$.
- (c) Derive output voltage equation for voltage series feedback amplifier using neat sketch. **04**
- OR
- (c) Derive output voltage equation differential amplifier using one op-amp with neat sketch. **04**
- (d) For the closed loop non inverting amplifier draw circuit and compute the output voltage V_o if $V_{in}=100mV$ PP sine wave at $1KHz$. Assume: $R_1=670\Omega$, $R_f=6.7K\Omega$, supply voltage= $\pm 15V$, maximum output voltage swing= $\pm 13V$. **04**
- OR
- (d) For the closed loop inverting amplifier draw circuit and compute the output voltage V_o if $V_{in}=1V$ PP Sine wave at $100Hz$. Assume: $R_1=1K\Omega$, $R_f=7.2K\Omega$, supply voltage= $\pm 15V$, maximum output voltage swing= $\pm 13V$. **04**
- Q.4** (a) Draw circuit of zero crossing detector. **03**
- OR
- (a) Give limitations of op-amp as comparator. **03**
- (b) Derive equation for differentiator using neat sketches. **04**
- OR
- (b) Give principle of operation of successive Approximation type ADC. **04**
- (c) Draw the circuit of instrumentation amplifier having $R_1=1.8K\Omega$, $R_f=4.7K\Omega$, $R_a=R_b=R_c=500K\Omega$, $V_{dc}=12V$ and supply voltage = $\pm 15V$. if this circuit is used to measure temperature using thermostat having $R_t=500K\Omega$ at $25^\circ C$. The temperature coefficient of resistance = $1K\Omega/^\circ C$. if the temperature changes from $25^\circ C$ to $70^\circ C$ then calculate
1. Input signal.
 2. Output signal.
- Assume: Supply Voltage $\pm 15V$, $A=200000$, $R_i=2M\Omega$, output voltage swing= $\pm 14V$.
- Q.5** (a) Derive output equation for inverting summing amplifier using neat sketch. **04**
- (b) Derive equation for integrator using neat sketch. **04**
- (c) What is the need for an instrumentation amplifier? **03**
- (d) What are the main advantages of integrating type ADCs. **03**

ગુજરાતી

- પ્રશ્ન. ૧** દશમાંથી કોઇપણ સાતના જવાબ આપો. **૧૪**
૧. આઇસી ના ડિસ્ક્રીટ સરકીટ ની સાપેક્ષ મા બે ફાયદા જણાવો.
 ૨. વ્યાખ્યા આપો: ઓપ-એમ્પ
 ૩. વ્યાખ્યા આપો: ઇનપુટ ઓફસેટ વોલ્ટેજ
 ૪. વ્યાખ્યા આપો: CMRR
 ૫. ફિડબેક સંરચના નુ વર્ગીકરણ આપો.
 ૬. વ્યાખ્યા આપો: ઇન્ટીગ્રેટર
 ૭. વ્યાખ્યા આપો: ડિફ્રેન્શીયેટર
 ૮. સિંગલ સપ્લાય સાથે ના એસી એમ્પ્લીફાયર ની સરકીટ દોરો.
 ૯. ADC નુ વર્ગીકરણ આપો.
 - ૧૦ કમ્પેરેટર ની ઉપયોગીતા લખો.

પ્રશ્ન. ૨	અ	IC741 નો પીન ડાયાગ્રામ દોરો.	03
		અથવા	
	અ	OP-AMP નો ચાર સ્ટેજ નો બ્લોક ડાયાગ્રામ દોરો.	03
	બ	વોલ્ટેજ સિરીઝ અને વોલ્ટેજ શંટ ફિડબેક નો બ્લોક ડાયાગ્રામ દોરો.	03
		અથવા	
	બ	કરંટ થી વોલ્ટેજ કંવર્ટર ની સરકીટ દોરો.	03
	ક	આદર્શ OP-AMP ની લાક્ષણિકતાઓ લખો.	04
		અથવા	
	ક	આઇસી ને તેના પેકેજ અને તાપમાન ની રેંજ ના આધારે વર્ગીકરણ કરો.	04
	ડ	વ્યાખ્યા આપો. ૧. સ્લુ રેટ ૨. ઇનપુટ ઓફસેટ કરંટ	04
		અથવા	
	ડ	ઓપ-એમ્પ નો SVRR $150\mu V/V$ છે. તો ઓપ-એમ્પ ના ઓફસેટ વોલ્ટેજ મા થતો બદલાવ ની ગણતરી કરો કે જ્યારે સપ્લાય વોલ્ટેજ $\pm 10V$ થી $\pm 12V$ બદલાતો હોય.	04
પ્રશ્ન. ૩	અ	શંટ ફિડબેક એમ્પ્લીફાયર માટે ઇંવર્ટીંગ ઇનપુટ ટર્મીનલ એ વર્ચ્યુઅલ ગ્રાઉન્ડ હોય તેવું સાબિત કરો.	03
		અથવા	
	અ	સિંગલ પોઝિટીવ સપ્લાય સાથે ના ઇંવર્ટીંગ એમ્પ્લીફાયર ની સરકીટ દોરો કે જેમાં $R_{in}=50\Omega$, $R_1=10K\Omega$, $R_2 = R_3 = R_f = 100K\Omega$, ઇનપુટ વોલ્ટેજ $200mV$ પીક સાઇનવેવ $1kHz$ સાથે, સપ્લાય વોલ્ટેજ $\pm 15V$.	03
	બ	ઓપન લૂપ ડિફ્રંશિયલ એમ્પ્લીફાયર માટે આઉટપુટ વોલ્ટેજ મેળવો જ્યારે $V_{in1}=10\mu V$ DC AND $V_{in2}= 12\mu V$ DC, Supply Voltage $\pm 15V$. Assume: $A=200000$, $R_i=2M\Omega$, $R_o=75\Omega$, output voltage swing= $\pm 14V$ હોય.	03
		અથવા	
	બ	એક ઓપેમ્પ સાથે ના ક્લોઝડ લૂપ ડિફ્રંશિયલ એમ્પ્લીફાયર માટે આઉટપુટ વોલ્ટેજ મેળવો. જ્યારે $R_1=R_2= 500\Omega$ and $R_f = R_3= 10K\Omega$. અને $V_x = 4.1V$ and $V_y=4.3V$. Supply Voltage: $\pm 15V$.	03
	ક	વોલ્ટેજ સિરીઝ ફિડબેક માટે આકૃતિ દોરી આઉટપુટ નું સુત્ર મેળવો.	04
		અથવા	
	ક	એક ઓપેમ્પ સાથે ના ક્લોઝડ લૂપ ડિફ્રંશિયલ એમ્પ્લીફાયર માટે આકૃતિ દોરી આઉટપુટ નું સુત્ર મેળવો.	04
	ડ	ક્લોઝડ લૂપ નોન ઇંવર્ટીંગ એમ્પ્લીફાયર ની સરકીટ દોરી આઉટપુટ વોલ્ટેજ ની ગણતરી કરો. જ્યારે $V_{in}=100mV$ PP sine wave at $1kHz$. Assume: $R_1=670\Omega$, $R_f=6.7K\Omega$, supply voltage= $\pm 15V$, maximum output voltage swing= $\pm 13V$.	04
		અથવા	
	ડ	ક્લોઝડ લૂપ ઇંવર્ટીંગ એમ્પ્લીફાયર ની સરકીટ દોરી આઉટપુટ વોલ્ટેજ ની ગણતરી કરો. જ્યારે $V_{in}=1V$ PP Sine wave at $100Hz$. Assume: $R_1=1K\Omega$, $R_f = 7.2K\Omega$, supply voltage= $\pm 15V$, maximum output voltage swing= $\pm 13V$.	04

પ્રશ્ન. ૪	અ	ઊરો કોસીંગ ડિટેક્ટર ની સરકીટ દોરો.	૦૩
		અથવા	
	અ	ઓપએમ્પ ની કમ્પેરેટર તરીકે ની બે સિમીતતા જણાવો.	૦૩
	બ	યોગ્ય આકૃતી સાથે ડિફરેન્શિયેટર નુ સુત્ર મેળવો.	૦૪
		અથવા	
	બ	સકસેસીવ અપ્રોક્સીમેશન ટાઇપ ADC ન કાર્યકારી સિધ્ધાંત આપો.	૦૪
	ક	ઇંસ્ટ્રુમેન્ટેશન એમ્પ્લીફાયર ની સરકીટ દોરો કે જેમા $R_1=1.8K\Omega$, $R_f=4.7K\Omega$, $R_a=R_b=R_c=500K\Omega$, $V_{dc}=12V$ and supply voltage = $\pm 15V$ છે. જો તે સરકીટ ને તાપમાન માપવા માટે ઉપયોગ મા લેવામા આવે તો તેના થર્મોસ્ટેટ ની કિમત $25^\circ C$ તાપમાને $R_t=500K\Omega$ છે. રેસીસ્ટંસ નો ટેમ્પરેચર કો-એફીસીઅંટ $1K\Omega/^\circ C$ છે. જો તાપમાન $25^\circ C$ થી $70^\circ C$ બદલાય તો નીચેની ગણતરી કરો. ૧. ઇનપુટ સિગ્નલ. ૨. આઉટપુટ સિગ્નલ. Supply Voltage $\pm 15V$, $A=200000$, $R_i=2M\Omega$, output voltage swing= $\pm 14V$ ધારો.	૦૭
પ્રશ્ન. ૫	અ	આકૃતી દોરી ઇંવર્ટીંગ સમીંગ એમ્પ્લીફાયર નુ સુત્ર તારવો.	૦૪
	બ	યોગ્ય આકૃતી સાથે ઇંટીગ્રેટર નુ સુત્ર મેળવો.	૦૪
	ક	ઇંસ્ટ્રુમેન્ટેશન એમ્પ્લીફાયર ની જરૂરીયાત જણાવો.	૦૩
	ડ	ઇંટીગ્રેશન ટાઇપ ADC ના મુખ્ય ફાયદા આપો.	૦૩
